

TRUE ONE FPGA Geliřtirme Kartı Teknik řartnamesi

1. FPGA geliřtirme kartı, Xilinx (AMD) Artix-7 XC7A50T-1FTG256C FPGA ipine sahip olmalıdır.
2. Kart zerinde, 4 adet 2x6 Pin header ve 2 adet 2x10 Pin Header bulunmalıdır.
3. Kart zerinde FPGA konfigrasyonu ve veri saklama amacıyla en az 1 adet 128 Mbit Seri Flash bellek bulunmalıdır.
4. Kullanılan FPGA ipi en az 8.150 adet slice ve 52.160 adet lojik hcre iermelidir.
5. FPGA ierisinde en az 2.700 Kbit yksek hızlı Block RAM (BRAM) bulunmalıdır.
6. FPGA ipi en az 120 adet DSP dilimi iermelidir.
7. FPGA ipi zerinde dahili rneksel-sayısal evirici (XADC) bulunmalıdır.
8. Kart zerinde kullanıcıya ayrılmıř en az 16 adet anahtar (switch) bulunmalıdır.
9. Kart zerinde kullanıcıya ayrılmıř en az 16 adet LED bulunmalıdır.
10. Kart zerinde en az 1 adet buzzer ve en az 1 adet RGB led bulunmalıdır.
11. Kart zerinde kullanıcıya ayrılmıř en az 5 adet push buton bulunmalıdır.
12. Kart zerinde en az 4 basamaklı 7-paralı (segment) LED gsterge bulunmalıdır.
13. Kart zerinde, FPGA programlama ve seri haberleřme iin en az 1 adet USB-UART kprs bulunmalıdır.
14. Kart zerinde 100 MHz harici saat kaynağı (osilatr) yer almalıdır.
15. Kart, harici olarak Pin Header zerinden 5 V DC ile alıřabilecek řekilde tasarlanmıř olmalıdır.